



## Středoškolská technika 2011

Setkání a prezentace prací středoškolských studentů na ČVUT

### ARM9 a FPGA aneb Ionofon podruhé...

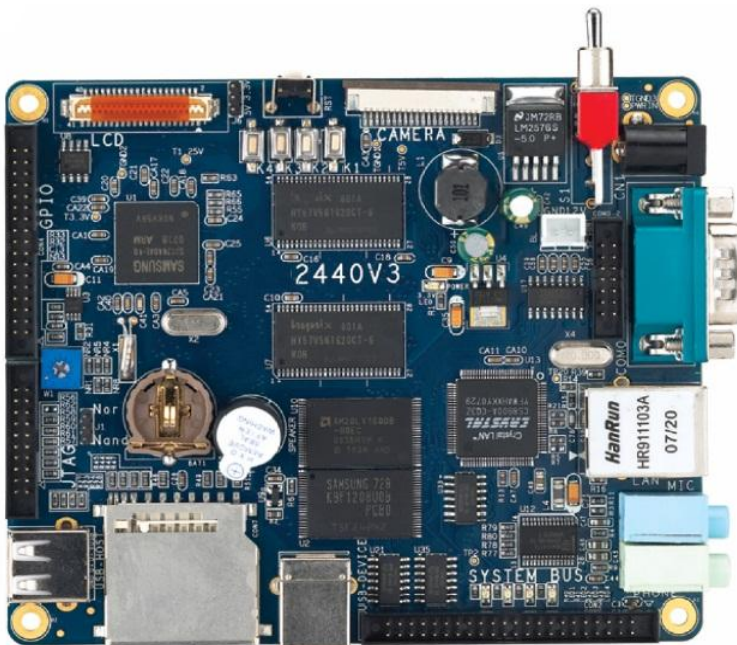
Miroslav Kopeček, Jindřich Máca

Gymnázium Jihlava  
Jana Masaryka 1, Jihlava

Náš příspěvek se zakládá na variabilním využití konceptu propojení SBC (single board computer) s FPGA (field of programable gate array). Pro demonstraci jsme zvolili konstrukci Ionofonu, řízenou digitálně.

Parametry:

1] SBC: ( GT2440 )



- 32-bit CPU - S3C2440A ( jádro řady ARM9 – konkrétně ARM920T )
- 64 MB RAM (2x32MB)
- 256MB NAND flash
- 3xUART, SDcard čtečka, GPIO, přístup k datové sběrnici
- ( a mnohé další nevyužité )

## 2] FPGA



- kit k obvodu Spartan 3E – ( 500k gates verze )

### Odkazy:

<http://www.gymnazium.ji.cz/mtmcpu> ( náš web, záložka Projekty → ARM9\_s\_FPGA )  
<http://www.friendlyarm.net/> ( web zabývající se problematikou SBC s ARM9 )